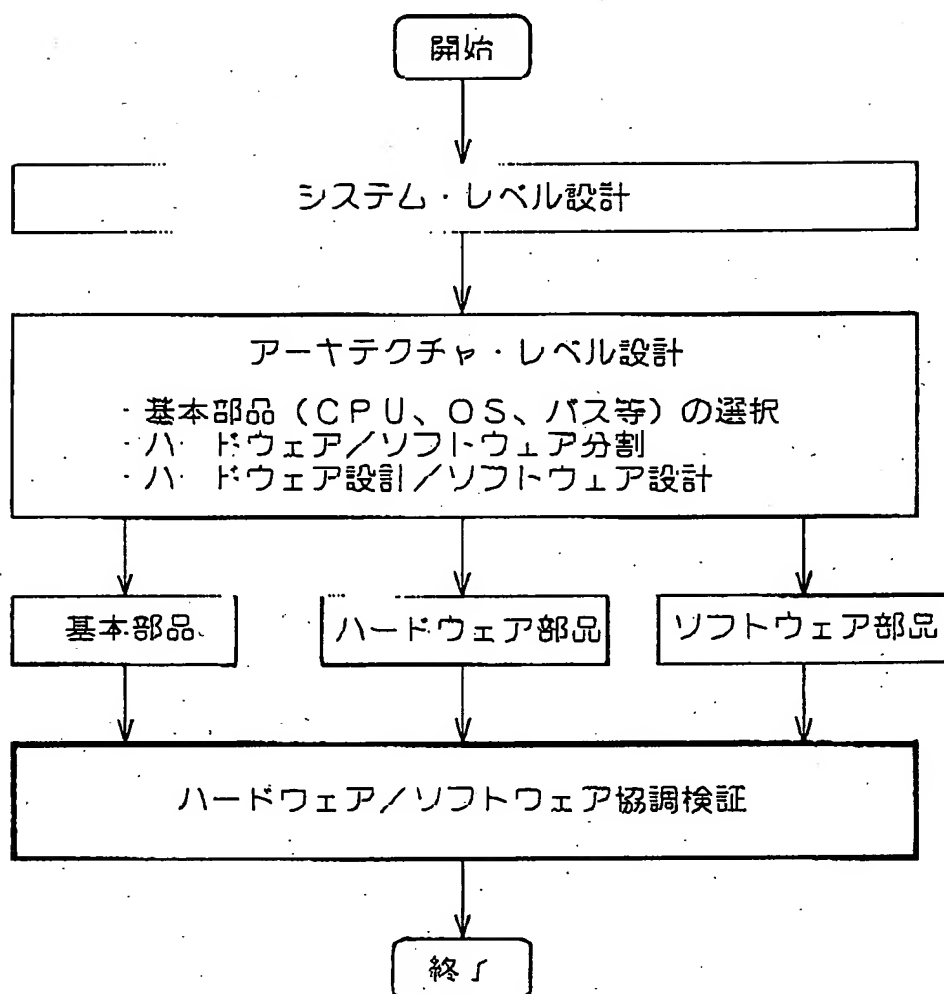


1/12

Fig. 1

先行技術

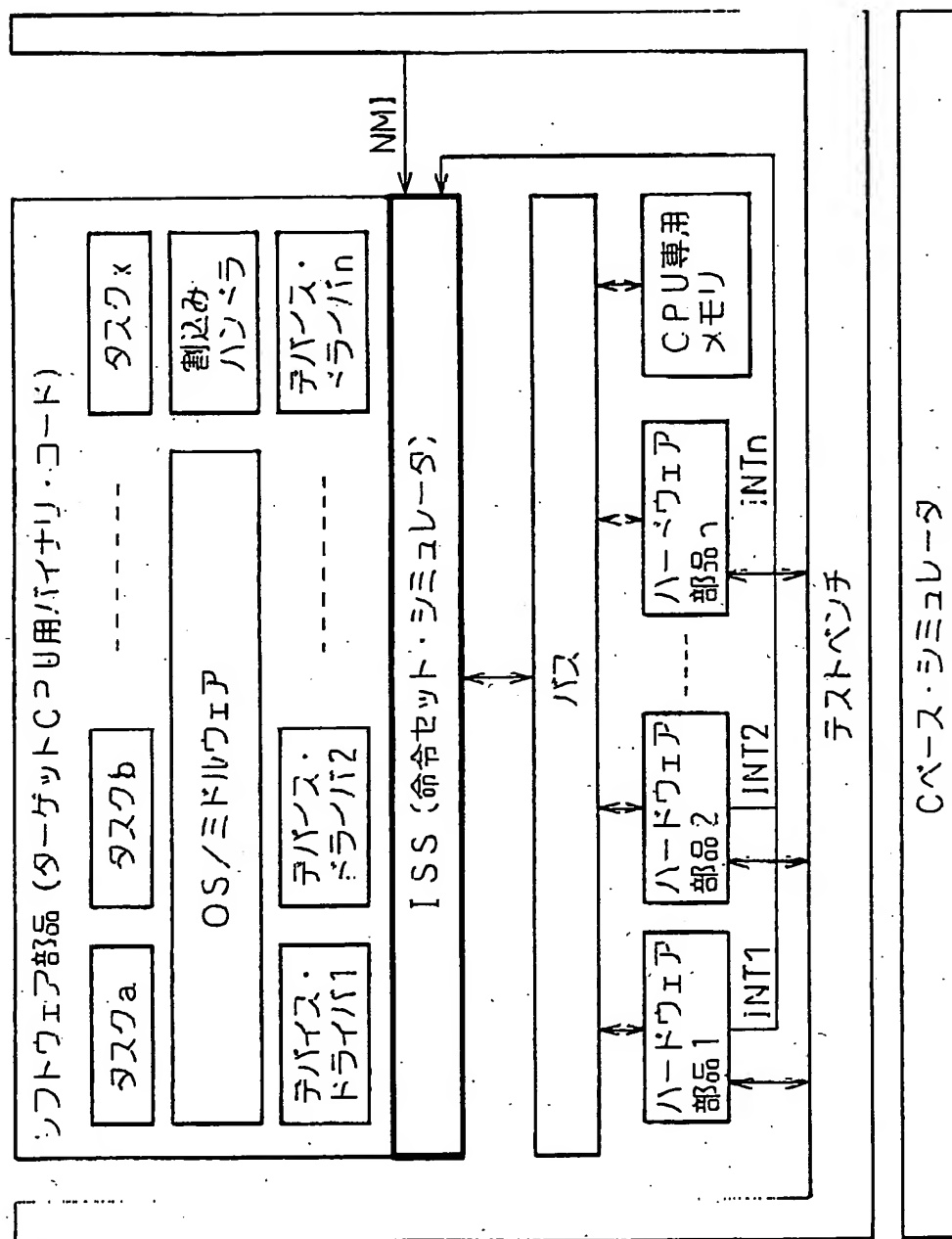
SoC上流設計フロー



~~2/12~~

Fig. 2

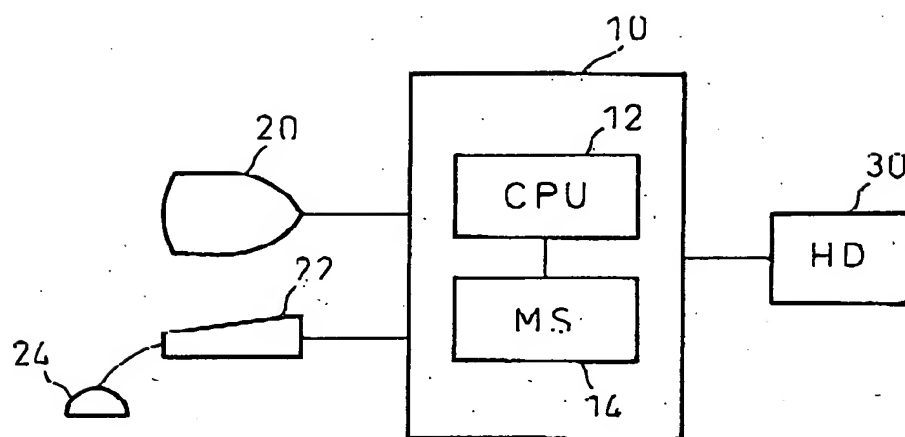
先行技術



$\frac{3}{12}$

Fig. 3

先行技術



4/12

Fig.4

ソフトウェア 部品	設計・論理の 記述言語	検証モデルの作成方法			検証モデル の記述言語
		変換 1*1	変更*2	変換 2*3	
OS/ ミドルウェア	ANSI-C	-	-	○	Cベース 言語
割込み ハンドラ	ANSI-C及び アセンブリ言語	○	-	○	Cベース 言語
デバイス・ ドライバ	ANSI-C及び アセンブリ言語	○	○	○	Cベース 言語
タスク	ANSI-C	-	-	○	Cベース 言語

*1: アセンブリ言語記述部分のANSI-C記述への変換 (人手)

*2: 「バスへの直接READ/WRITEアクセス」に関する変更 (人手)

*3: Jrtimedソフトウェア部品からTimedソフトウェア部品への変換 (自動)

5/12

Fig. 5

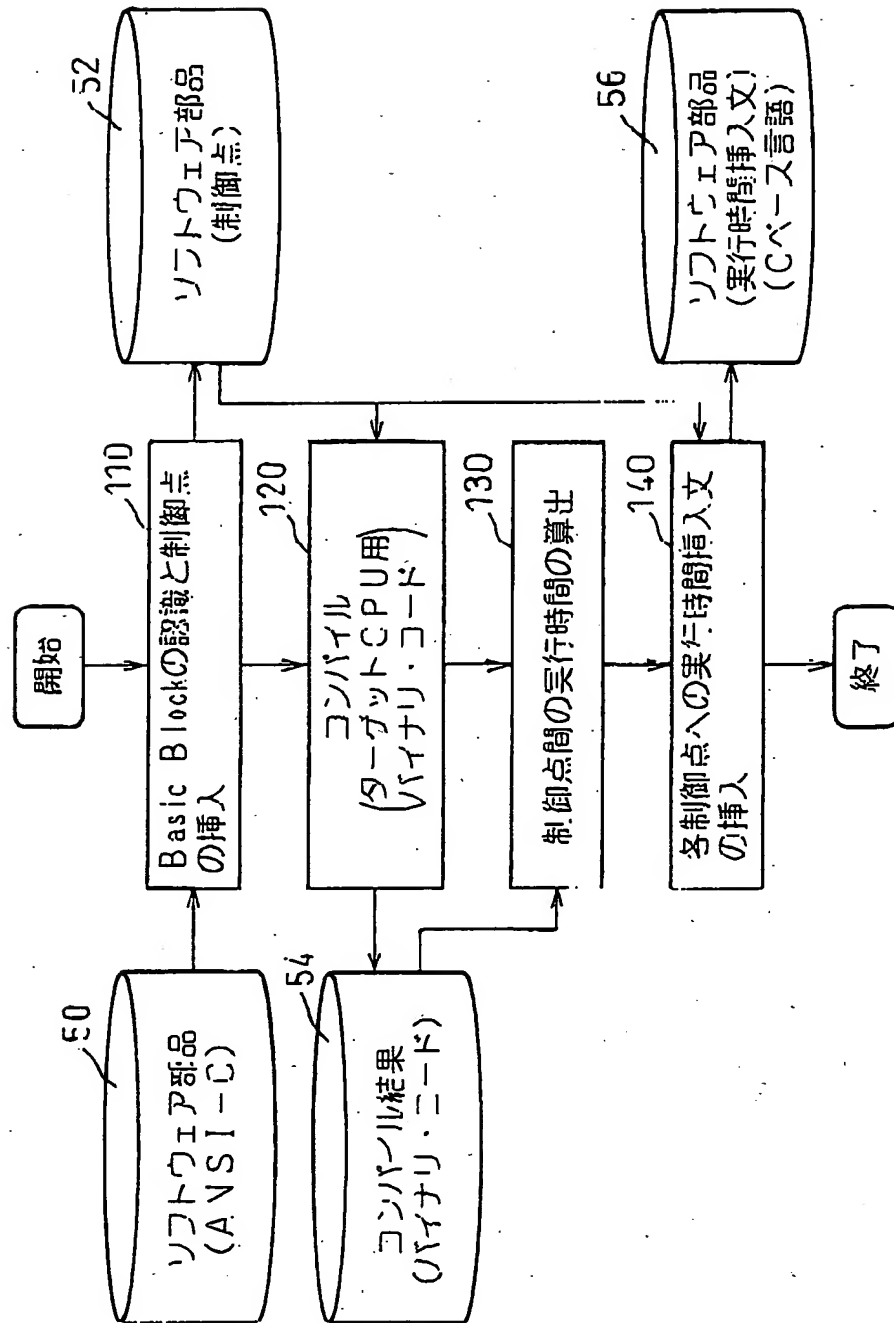


Fig. 6

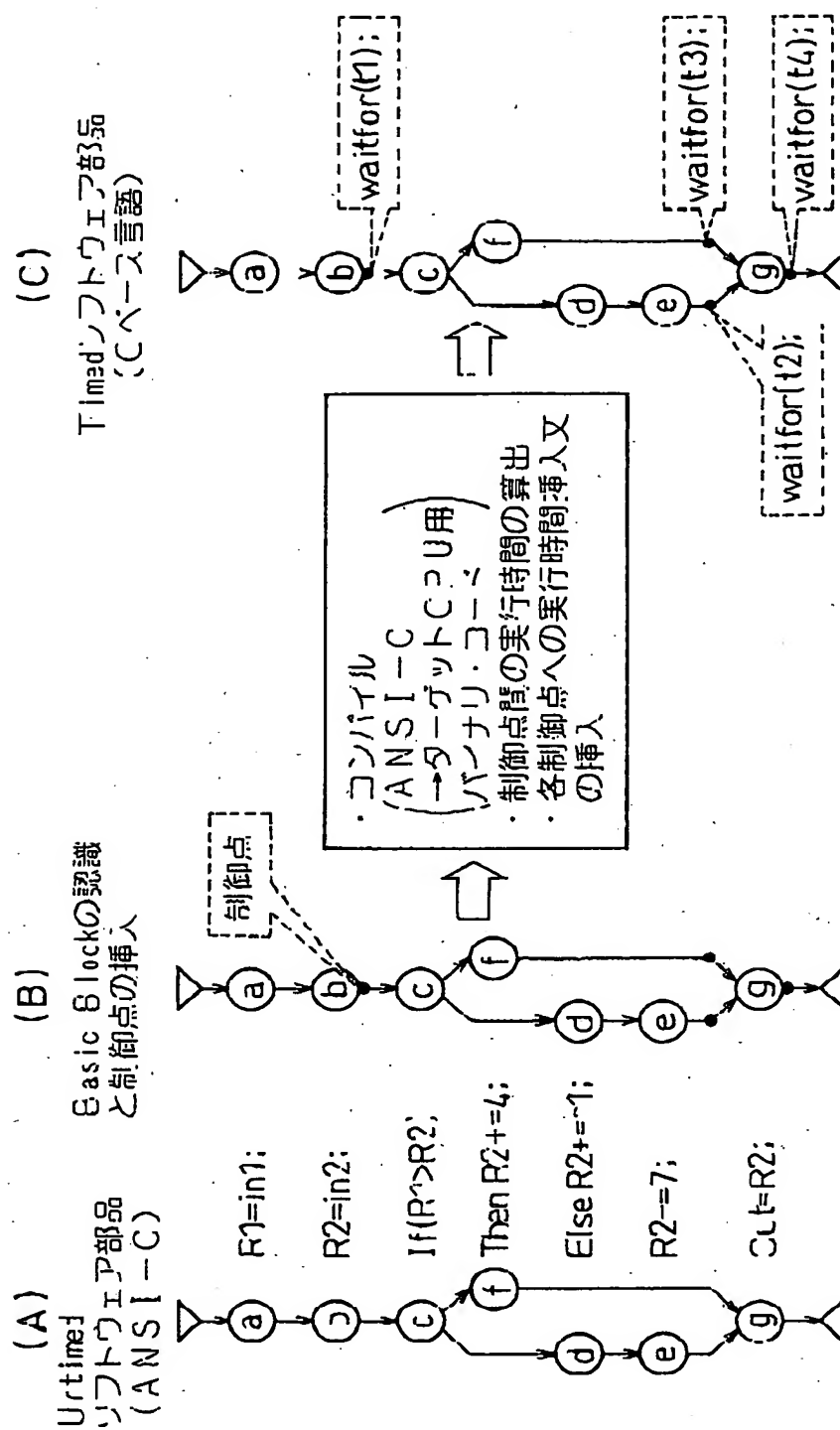
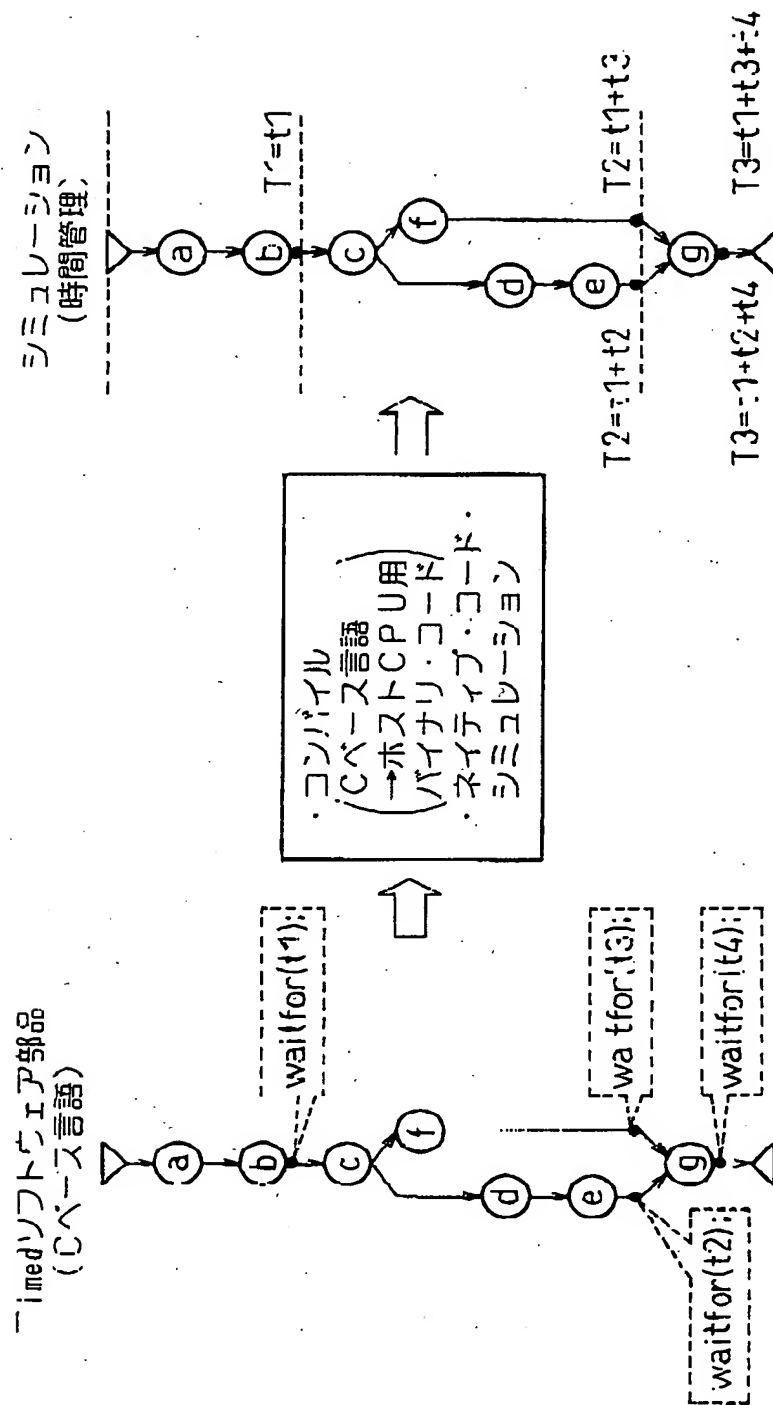
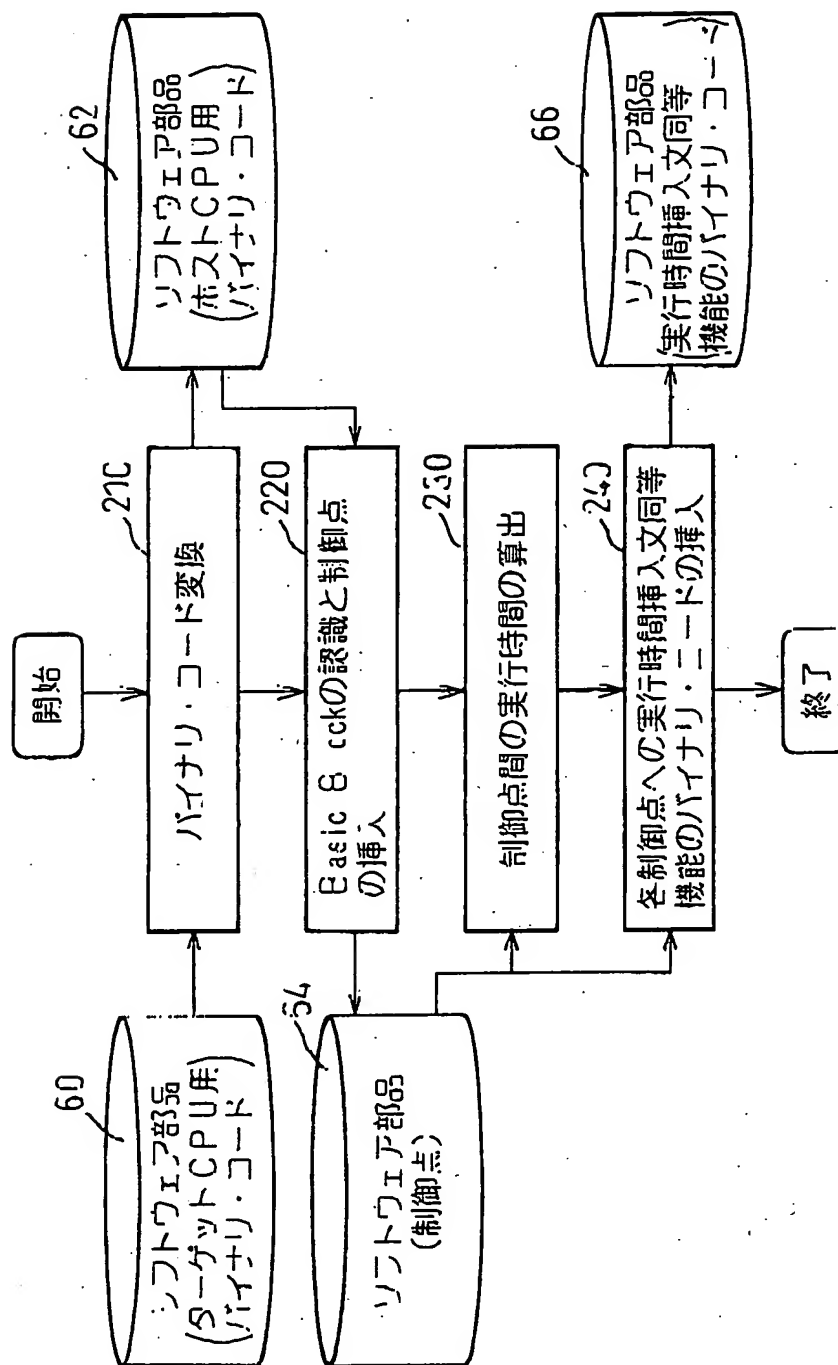


Fig. 7



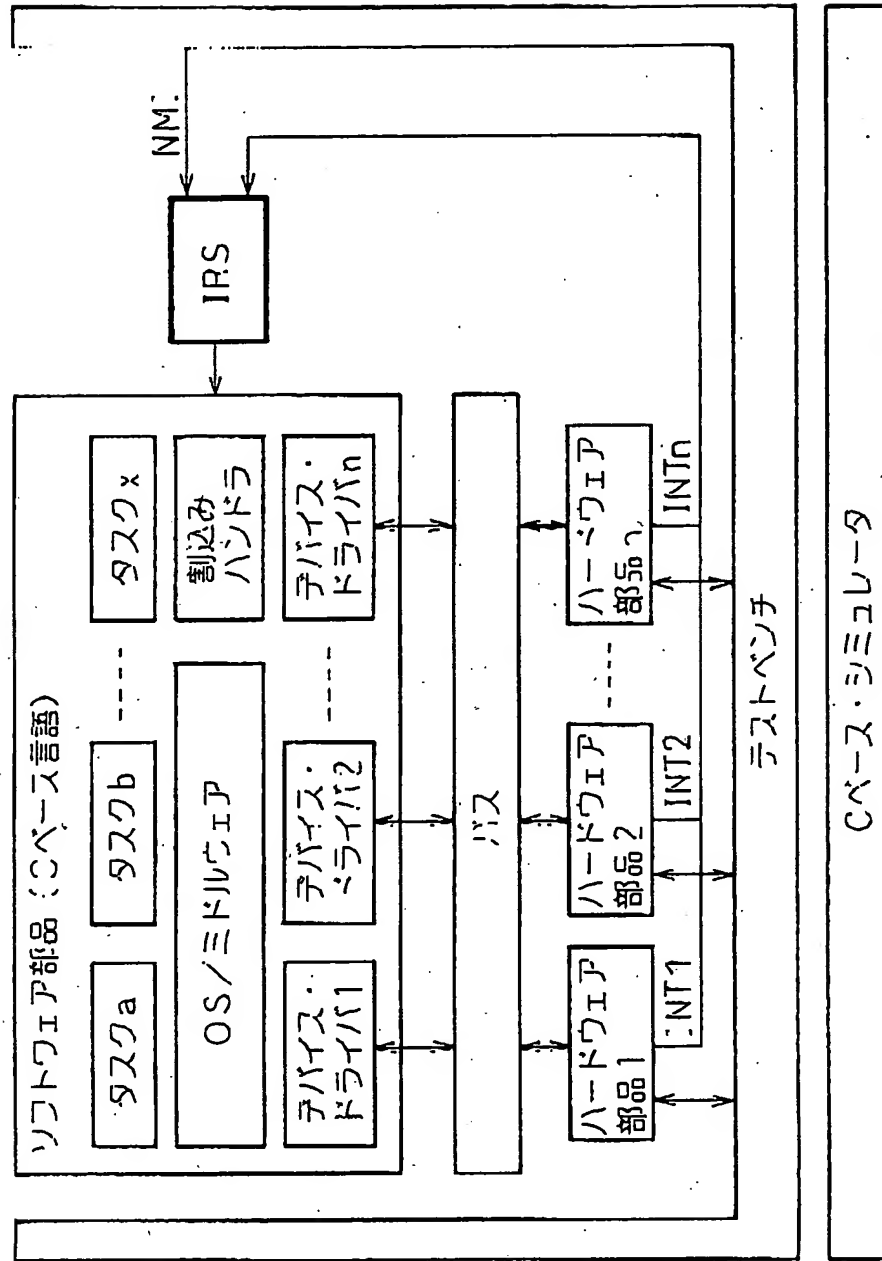
8/12

Fig. 8



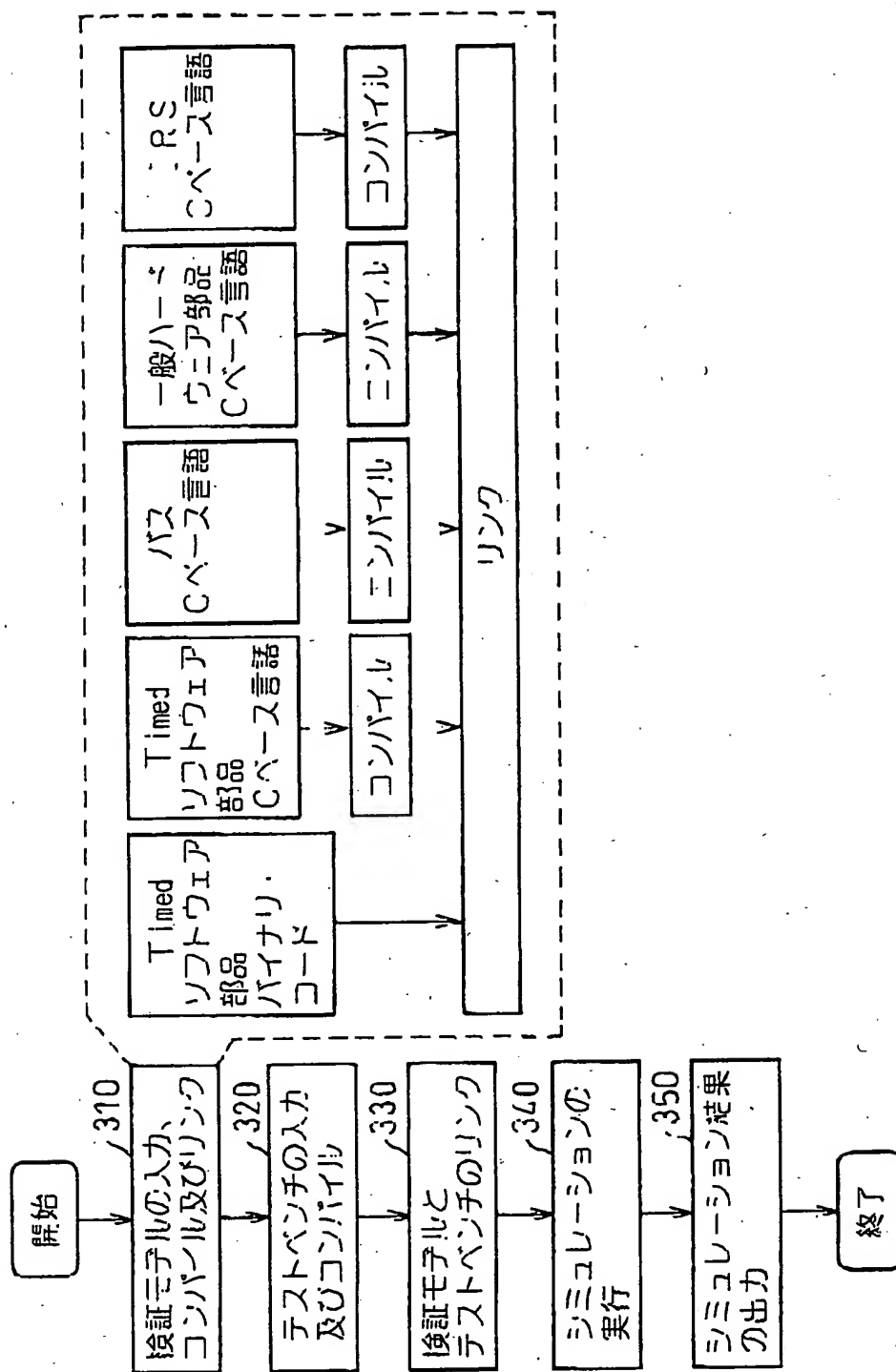
9/12

Fig. 9



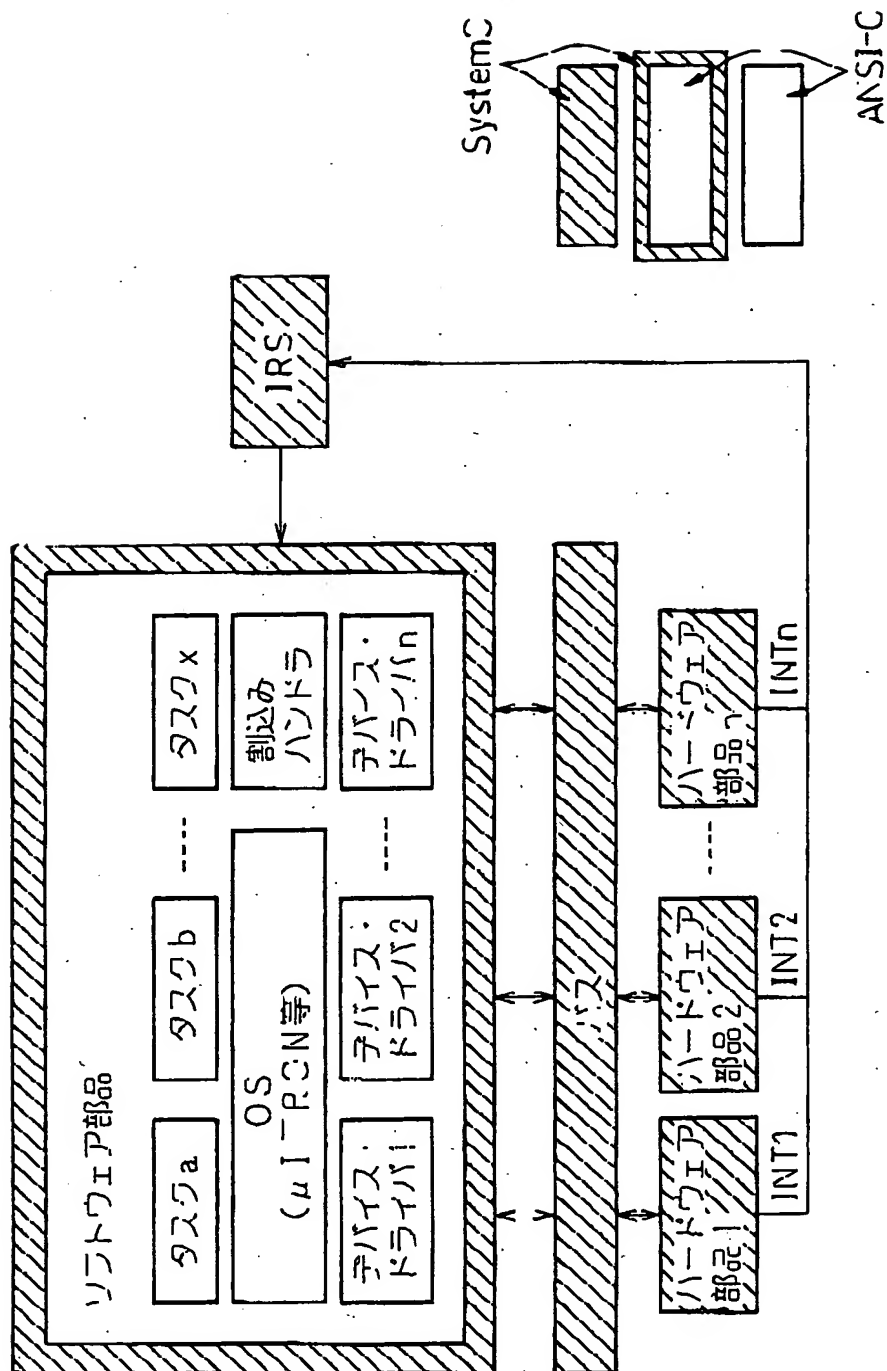
10/12

Fig.10



11/12

Fig.11



12/12

Fig.12

